

کاربرگ طرح درس

مقطع: کارشناسی	نیمسال تحصیلی: ۲-۱۴۰۲	دانشکده: مهندسی برق
تعداد واحد: ۲	نام مدرس: محمد جواد عبدالهی فرد	نام درس: الکترونیک ۲
ساعت برگزاری: شنبه ۹:۱۵ تا ۱۰:۴۵ دوشنبه ۷:۴۵ تا ۹:۱۵	شماره کلاس:	پیش نیاز درس: الکترونیک ۱
ایمیل: mj.abdollahifard@gmail.com		ساعت پاسخگویی و مشاوره: شنبه ۱۰:۴۵ تا ۱۲:۱۵

روش / تکنیک تدریس^۱:

- | | | |
|---|--|---|
| <input type="checkbox"/> نمایشی (نمایش طرز کار وسیله یا مدل یا ...) | <input type="checkbox"/> پرسش و پاسخ | <input checked="" type="checkbox"/> سخنرانی |
| <input type="checkbox"/> مبتنی بر مسئله | <input type="checkbox"/> یادگیری مشارکتی | <input type="checkbox"/> بحث گروهی |
| <input type="checkbox"/> بازدید علمی | <input type="checkbox"/> آزمایشگاهی | <input type="checkbox"/> مبتنی بر پروژه |
- سایر موارد:....**

شیوه ارزشیابی:

ارزشیابی مستمر (آزمونک)	تکالیف هفتگی	امتحان پایان ترم	امتحان میان ترم	فعالیت های گروهی	ارزیابی شفاهی	نوع ارزشیابی
	۳	۱۰	۵		۲	نمره

^۱. توضیحات مربوط به روش تدریس پیوست می گردد.

کاربرگ طرح درس

منبع مورد مطالعه	سرفصل	تاریخ
1,2	مروری بر مفهوم ترانزیستور / مدارات بایاس / و تقویت کننده های یک طبقه	هفته اول
1,2	ادامه مباحث قبل	هفته دوم
1,2	تقویت کننده های چند طبقه	هفته سوم
1,2	تقویت کننده های چند طبقه / فرکانس قطع	هفته چهارم
1,2	فرکانس قطع / فیدبک در تقویت کننده ها	هفته پنجم
1,2	فیدبک در تقویت کننده ها	هفته ششم
1,2	فیدبک در تقویت کننده ها	هفته هفتم
1,2	تقویت کننده های تفاضلی	هفته هشتم
1,2	تقویت کننده های تفاضلی	هفته نهم
1,2	تقویت کننده های تفاضلی / آزمون میانترم	هفته دهم
1,2	بار فعال و منابع جریان / شیفته دهنده سطح ولتاژ / ضرب کننده VBE	هفته یازدهم
1,2	مدار داخلی op-amp	هفته دوازدهم
1,2	مدار داخلی op-amp	هفته سیزدهم
1,2	کاربردهای خطی op-amp	هفته چهاردهم
1,2	تنظیم کننده های ولتاژ	هفته پانزدهم
1,2	جمع بندی و رفع اشکال	هفته شانزدهم

فهرست منابع:

- [1] B. Razavi, Fundamentals of Microelectronics, Wiley, 2008.
- [2] A.S. Sedra & K.C. Smith, Microelectronic Circuits, 6th ed., Oxford University Press, 2010.
- [3] A.M. Sodagar, Analysis of Bipolar and CMOS Amplifiers, CRC Press, 2007.
- [4] R.C. Jaeger & T.N. Blalock, Microelectronic Circuit Design, 2nd ed., McGraw-Hill, 2003.
- [5] B. Razavi, Design of Analog CMOS Integrated Circuits, McGraw-Hill, 2001.